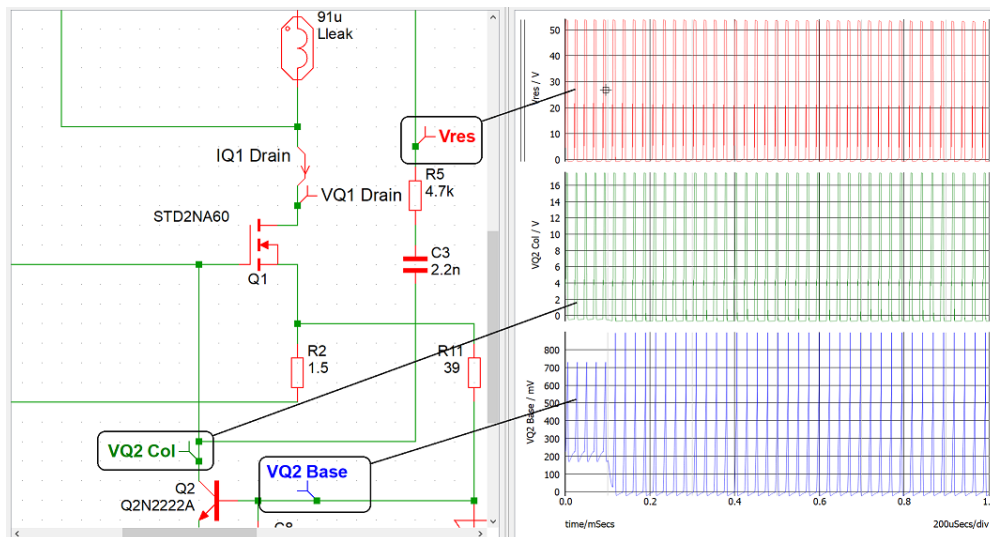


SIMetrix/SIMPLIS Version 8.5 の新機能

プローブの自動カラーリング

回路図上の固定プローブは、作成されたグラフのカーブと同じ色に変化します。これにより、プローブをカーブに対応付けることが容易になります。

グラフウィンドウでカーブがハイライト表示されている場合、回路図上の色もハイライト表示されます。



シミュレータ : SIMetrix と SIMPLIS

必要なバージョン : クラシック、プロ、エリート

スクリプト言語 : foreach 文と foreachdiv 文

`foreach` はベクトル内のすべての要素を反復処理します。ほとんどの場合、これは `for` ループを使用するよりも便利です。

`foreachdiv` はマルチディビジョンベクトル内のディビジョンを反復処理します。もしシングルディビジョンベクトルが示されると、1 回だけ処理します。これは、シングルステップ解析やマルチステップ解析からのデータを処理するのに便利です。

```

1
2 ** Create BOM for hierarchy
3
4 Let hierarchyFiles = DescendHierarchy()
5
6 let tab = chr(9)
7
8 foreach h hierarchyFiles
9
10     Let tokens = Scan(h)
11     Let numTokens = length(tokens)
12
13     Let file = tokens[0]
14
15     Let handle = OpenSchematic(file)
16
17     Let first=1
18     foreach baseref tokens
19         if first then
20             Let first=0
21         else
22
23             Let prefix = iff(baseref=='', '', baseref&'.')
24
25             Let Instances = propvalues2('ref', handle, 'ref')
26
27             foreach inst Instances
28
29                 Let value = PropValues2('value', handle, 'ref', inst)
30
31                 Echo {prefix & inst & tab & value}
32
33             next
34         endif
35     next
36 next
37

```

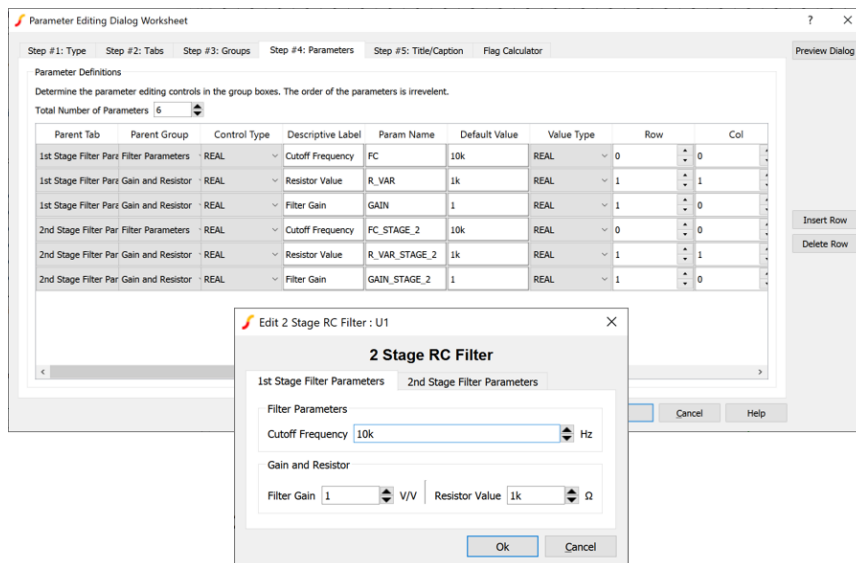
シミュレータ：SIMetrix と SIMPLIS

必要なバージョン：クラシック、プロ、エリート

パラメータ編集ダイアログクリエータ

ダイアログ作成スプレッドシートがシンボルエディタに組み込まれました。サブコンポーネントに適用する前に、ダイアログをプレビューすることもできます。

外部プログラムやコピー/ペーストが不要なので、ダイアログを簡単に速く作成できます。

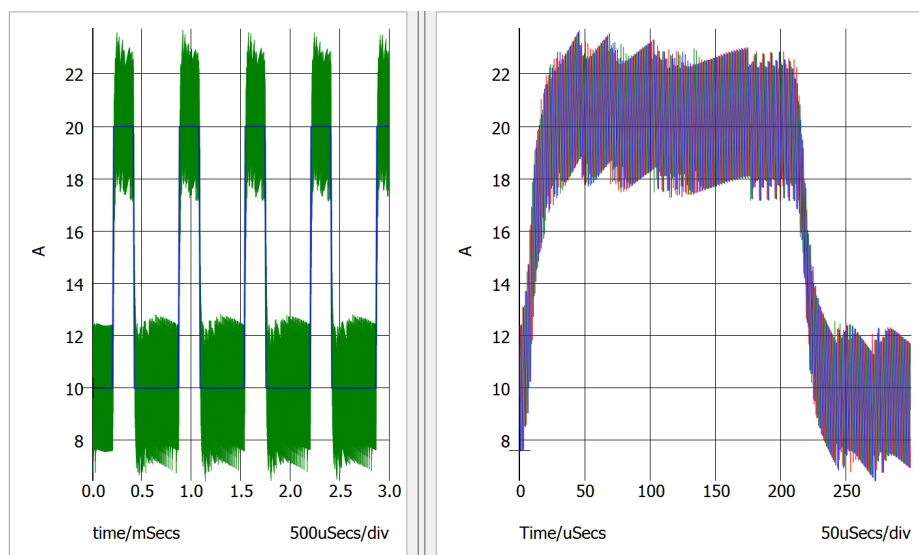


シミュレータ：SIMetrix と SIMPLIS

必要なバージョン：クラシック、プロ、エリート

トリガードオシロスコーププロット関数

この関数は、カーブの複数のセグメントをオーバーレイして、オシロスコープトレースに似た波形を生成します。これにより、周期信号のセクション間の比較が簡単にできます。



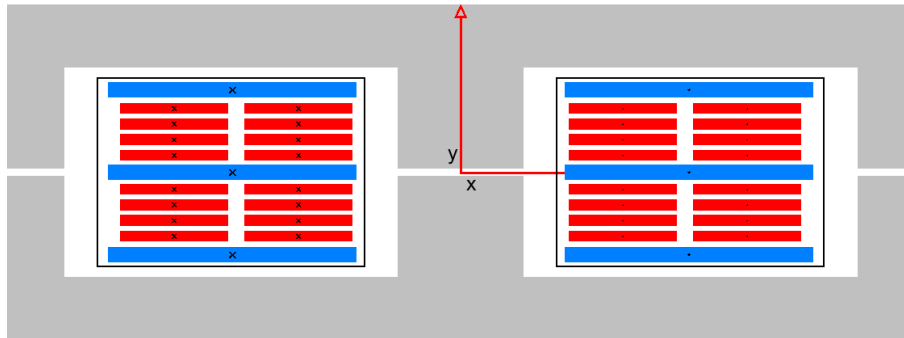
シミュレータ：SIMetrix と SIMPLIS

必要なバージョン：クラシック、プロ、エリート

磁気設計モジュールのアップデート

バグの修正とモデリングの改良に加えて、SIMetrix/SIMPLIS の 8.5 リリースにおける MDM には新機能があります。

- 任意の変圧器巻きターン配置
- スクリプトベースのエアギャップ配置
- MagDB の改良
- 新しいコア形状



シミュレータ : SIMPLIS

必要なバージョン : MDM 付きのクラシック、プロ、エリート

IC 設計用の新デバイスモデル

IC 設計用に 7 個の新しいデバイスモデルが開発されました。全く新規のモデル 3 個と既存モデルの新バージョン 4 個が含まれます。

- BSIM-CMG (BSIM common multi gate) : FinFET 技術を使用するサブ 20nm プロセス向けの設計
- BSIM-BULK (以前の BSIM6) : アナログおよび RF アプリケーション向けの設計
- Diode CMC : 付加回復特性をもつ NXP Juncap2 モデルの発展型
- HiSim HV : 4 個の新バージョン (2.1, 2.2, 2.3 および 2.4)

```

1  ** PTM-MG Model Card for 20nm LSTP NFET
2  ** Nominal VDD=0.9V
3
4  .model nfet nmos level = 72
5  + bulkmod = 1
6  +lmin = 1e-008          lmax = 2.4e-008
7  ****
8  *                       general
9  ****
10 *----- flags -----*
11 +version = 111.0        bulkmod = 1          igcm0d = 1
12 +gidlmod = 0            iimod = 0           geomod = 1
13 +rgatemod = 0          rgeomod = 1         shmod = 0
14 +coremod = 0           cgeomod = 2        capmod = 0
15 *----- process -----*
16 +eot = 1.1e-009        eotbox = 1.4e-007        tfin = 1.5e-008
17 +nbody = 5e+023        phig = 4.5568          epsrox = 3.9
18 +easub = 4.05          ni0sub = 1.1e+016       bg0sub = 1.12
19 +nsd = 3e+026          ngate = 0              nfin = 1
20 +nseg = 5              l = 2.4e-008
21 *----- w/l -----*
22 +xl = 0                lint = -1.5e-009        ll = 0
23 +llc = 0               dlc = 0                dlbin = 0
24 +fech = 1              deltaw = 0             deltawcv = 0
25 +hepi = 1e-008
26 *----- geometry -----*
27 +tsili = 1e-008        rhoc = 4e-012          cratio = 0.5
28 +sdterm = 0            ldg = 3e-009           epsrsp = 3.9
29 +tmask = 0             asiliend = 0           arsdend = 0
30 +nsde = 3e+025         rgeoa = 1              rgeob = 0
31 +rgeod = 0             rgeoe = 0              cgeoa = 1
32 +cgeoc = 0             cgeod = 0              cgeoe = 1
33 *----- model_selector -----*
34 ****
35 *                       dc

```

from <http://ptm.asu.edu/>

シミュレータ：SIMetrix

必要なバージョン：エリート

Version 8.50 の取得方法

SIMetrix/SIMPLIS 8.50 の評価に興味がある方は、インターソフトにご連絡ください。試用版ライセンスを発行致します。

保守サポートの対象の方は、インストーラをダウンロードできます。新しいバージョンをダウンロードするための認証情報をお持ちでない場合、インターソフトにご連絡ください。