

バージョン 8.3 リリースノート

SiMetrix と SiMetrix/SIMPLIS のバージョン 8.3 リリースにおける変更点を以下に示します。

SiMetrix と SIMPLIS の両方のシミュレータの変更点

- カーブの色/ラベルエディタ
- マウス右ボタンによる回路図のパン
- 編集操作中の回路図のオートパン 以前に閉じた波形の再プロット
- 選択した項目のみのコンポーネント値読み込み

SiMetrix シミュレータの変更点

- 感度分析/ワーストケース分析
- Verilog-A の新機能
 1. Z 変換フィルタ関数
 2. 間接分岐
 3. \$stable_model における 3 次スプライン補間を含む LRM 2.4 のフル実装
 4. idt() 関数の assert 引数をサポート
 5. idtmod() 関数をサポート

SIMPLIS シミュレータの変更点

- 4 象限乗算器
- カスタム MOSFET

<https://www.simetrix.co.uk/whatsnew/8.3/release-notes.html>